

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 2 年 1 2 月 1 2 日
Date of Application:

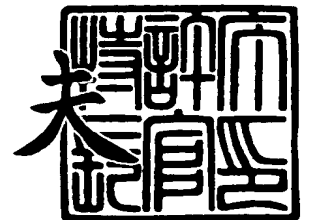
出 願 番 号 特 願 2 0 0 2 - 3 6 0 7 4 8
Application Number:
[ST. 10/C]: [J P 2 0 0 2 - 3 6 0 7 4 8]

出 願 人 京セラミタ株式会社
Applicant(s):

2 0 0 3 年 1 0 月 2 0 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康



出証番号 出証特 2 0 0 3 - 3 0 8 6 1 2 2

【書類名】 特許願

【整理番号】 03-00565

【提出日】 平成14年12月12日

【あて先】 特許庁長官 殿

【国際特許分類】 B41J 2/44
B41J 2/45
B41J 2/455
G03G 15/04

【発明の名称】 画像形成装置

【請求項の数】 4

【発明者】

【住所又は居所】 大阪府大阪市中央区玉造 1 丁目 2 番 2 8 号 京セラミタ株式会社内

【氏名】 近藤 浩人

【発明者】

【住所又は居所】 大阪府大阪市中央区玉造 1 丁目 2 番 2 8 号 京セラミタ株式会社内

【氏名】 石田 英樹

【発明者】

【住所又は居所】 大阪府大阪市中央区玉造 1 丁目 2 番 2 8 号 京セラミタ株式会社内

【氏名】 辰巳 英二

【特許出願人】

【識別番号】 000006150

【氏名又は名称】 京セラミタ株式会社

【代理人】

【識別番号】 100085501

【弁理士】

【氏名又は名称】 佐野 静夫

【手数料の表示】

【予納台帳番号】 024969

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0001263

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像形成装置

【特許請求の範囲】

【請求項 1】 画像データに応じて点灯制御される複数の L E D 素子から構成される L E D アレイと、前記複数の L E D 素子を駆動する駆動回路とから構成される L E D プリントヘッドと、前記 L E D プリントヘッドを駆動制御する L E D アレイ制御手段を有する画像形成装置において、

前記 L E D アレイ制御手段には、前記複数の L E D 素子の各々に関する複数の特性データを記憶する特性データ記憶手段と、前記特性データ記憶手段から前記特性データを読み出すとともに、前記複数の L E D 素子における個々の L E D 素子毎に、前記特性データを配列する L E D 素子特性データ配列手段と、前記 L E D 素子特性データ配列手段により前記個々の L E D 素子毎に配列された特性データに基づいて前記複数の L E D 素子の各々に対する駆動電流補正データを算出する駆動電流補正データ演算手段が設けられていることを特徴とする画像形成装置。

【請求項 2】 前記 L E D 素子特性データ配列手段により前記個々の L E D 素子毎に配列された特性データを記憶する L E D 素子特性データ記憶手段が設けられていることを特徴とする請求項 1 に記載の画像形成装置。

【請求項 3】 画像データに応じて点灯制御される複数の L E D 素子から構成される L E D アレイと、前記複数の L E D 素子を駆動する駆動回路とから構成される L E D プリントヘッドと、前記 L E D プリントヘッドを駆動制御する L E D アレイ制御手段を有する画像形成装置において、

前記 L E D アレイ制御手段には、前記複数の L E D 素子の各々に関する複数の特性データを記憶する特性データ記憶手段と、前記特性データ記憶手段から前記特性データを読み出すとともに、前記複数の L E D 素子における個々の L E D 素子毎に、前記特性データを配列する L E D 素子特性データ配列手段と、前記 L E D 素子特性データ配列手段により前記個々の L E D 素子毎に配列された特性データに基づいて前記複数の L E D 素子の各々に対する発光時間補正データを算出する発光時間補正データ演算手段が設けられていることを特徴とする画像形成装置

。

【請求項 4】 前記 L E D 素子特性データ配列手段により前記個々の L E D 素子毎に配列された特性データを記憶する L E D 素子特性データ記憶手段が設けられていることを特徴とする請求項 3 に記載の画像形成装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、電子写真方式のプリンタやファクシミリ、複写機などの露光手段として L E D プリントヘッドを用いた画像形成装置に関する。

【0002】

【従来の技術】

近年、装置の小型化・簡易化等を図るべく、光書き込み手段として L E D アレイを用いた電子写真方式の画像形成装置が注目されている。この電子写真方式の画像形成装置において、感光体の露光に用いられる L E D プリントヘッドは、複数の L E D 素子を一行に並べて形成された L E D アレイを有しており、画像データに基づいて各 L E D 素子を個々に選択的に発光させるようになっている。

【0003】

しかし、この L E D アレイを形成する複数の L E D 素子に関して、その発光特性が全て均一になる様に製造することは不可能であるため、全ての L E D 素子に対して同じ大きさの電流を印加しても、各 L E D 素子毎に光量が異なってしまう、各 L E D 素子毎に光量のバラツキが生じてしまう。そのため、画像濃度にムラが生じてしまうことになる。

【0004】

そこで、上記光量のバラツキを抑えるとともに、各 L E D 素子の光量を均一にさせる様に補正された L E D プリントヘッドが提案されており、例えば、L E D プリンタの発光出力を均一化するとともに、印字品質を高くすることを目的として、レーザ光によるトリミングを行い、抵抗値を調整することによって各 L E D 素子に供給する電流を制御し、光量を一定にするものが提案されている（例えば、特許文献 1 参照）。又、光量のバラツキのあるヘッドを製品に組み込む際、又

は、LEDプリントヘッドを交換する際の調整作業を不要とすることを目的として、各LED素子の発光量を一定にするような補正データを予め求めておき、LEDプリントヘッド内に当該補正データを格納したROMを備え、印画時にその補正データを用いて各LED素子を点灯するものが提案されている（例えば、特許文献2参照）。

【0005】

【特許文献1】

特開平5-4376号公報（第3-4頁、第6-8図）

【特許文献2】

特開平5-50653号公報（第3-4頁、第1図）

【0006】

【発明が解決しようとする課題】

しかし、各LED素子から発光される光画像データはレンズアレイを通じて感光体上に潜像形成されるため、上記従来のLEDプリントヘッドを有する画像形成装置では、各LED素子の光量を一定にしても、当該レンズアレイの光学特性のバラツキ等により、形成されるドット径も各LED素子によって異なり、全ドットの光量分布を均一化することは不可能と言え、その結果、画像上に縦スジが発生してしまうという不都合が生じていた。例えば、図14に示す様に、LED素子a'とLED素子b'において、両LED素子の光量が同じであっても、現像閾値における両LED素子のドット径 $S_{a'}$ 、 $S_{b'}$ は異なっているため（ $S_{a'} < S_{b'}$ ）、現像閾値におけるドット径の大きいLED素子b'の方が、潜像ドットが大きくなってしまい、画像上では濃く表現されてしまう。

【0007】

本発明は、上記問題点を解決し、画像の濃度ムラを抑えて画質を向上させることができる画像形成装置を提供することを目的とする。

【0008】

【課題を解決するための手段】

上記目的を達成するために、本発明は、画像データに応じて点灯制御される複数のLED素子から構成されるLEDアレイと、複数のLED素子を駆動する駆

動回路とから構成されるLEDプリントヘッドと、LEDプリントヘッドを駆動制御するLEDアレイ制御手段を有する画像形成装置において、LEDアレイ制御手段には、複数のLED素子の各々に関する複数の特性データを記憶する特性データ記憶手段と、特性データ記憶手段から特性データを読み出すとともに、複数のLED素子における個々のLED素子毎に、特性データを配列するLED素子特性データ配列手段と、LED素子特性データ配列手段により個々のLED素子毎に配列された特性データに基づいて複数のLED素子の各々に対する駆動電流補正データを算出する駆動電流補正データ演算手段が設けられていることを特徴とする。

【0009】

この構成によると、駆動電流補正データ演算手段において、各LED素子に対する駆動電流補正データを効率よく演算することができるため、画像データの補正を高速に行うことが可能となる。その結果、LEDアレイを構成する複数のLED素子間における表示濃度の濃淡差を精度良く解消することができ、画像の濃度ムラを抑えることができる。又、画像上の縦スジの発生を効率よく低減させることができる。

【0010】

又、本発明においては、画像データに応じて点灯制御される複数のLED素子から構成されるLEDアレイと、複数のLED素子を駆動する駆動回路とから構成されるLEDプリントヘッドと、LEDプリントヘッドを駆動制御するLEDアレイ制御手段を有する画像形成装置において、LEDアレイ制御手段には、複数のLED素子の各々に関する複数の特性データを記憶する特性データ記憶手段と、特性データ記憶手段から特性データを読み出すとともに、複数のLED素子における個々のLED素子毎に、特性データを配列するLED素子特性データ配列手段と、LED素子特性データ配列手段により個々のLED素子毎に配列された特性データに基づいて複数のLED素子の各々に対する発光時間補正データを算出する発光時間補正データ演算手段が設けられていることを特徴とする。

【0011】

この構成によると、発光時間補正データ演算手段において、各LED素子に対

する発光時間補正データを効率よく演算することができるため、画像データの補正を高速に行うことが可能となる。その結果、LEDアレイを構成する複数のLED素子間における表示濃度の濃淡差を精度良く解消することができ、画像の濃度ムラを抑えることができる。又、画像上の縦スジの発生を効率よく低減させることができる。

【0012】

尚、本発明においては、LED素子特性データ配列手段により個々のLED素子毎に配列された特性データを記憶するLED素子特性データ記憶手段を別途設ける構成としても良い。

【0013】

この構成によると、駆動電流補正データ演算手段（又は、発光時間補正データ演算手段）において、予め個々のLED素子毎に配列され、記憶された特性データを迅速に読み出すことができるため、各LED素子に対する駆動電流補正データ（又は、発光時間補正データ）を更に効率よく演算することができ、画像データの補正をより高速に行うことが可能になる。

【0014】

【発明の実施の形態】

以下、図面を参照して、本発明の実施形態を詳細に説明する。図1は、本発明の実施形態に係る画像形成装置の全体構成を示す概略図である。図1に示された画像形成装置において、1は画像形成装置の一例としてのカラープリンタ、2は筐体、3B、3Y、3C、3Mは各々ブラック、イエロー、シアン、マゼンダ用の画像形成部で、10B、10Y、10C、10Mは、前記各色のトナーホッパーである。又、12は用紙14を収納する給紙カセット、13は給紙ガイド、11aと11bは搬送ベルト駆動ローラ、8は搬送ベルト、9は転写ローラ、17は定着部、15は排紙ガイド、16は排紙部である。又、各色の画像形成部3B、3Y、3C、3Mは、各々、現像器4、感光体5、主帯電器6、LEDプリントヘッド7、クリーニング部20等から構成されている。

【0015】

カラープリンタ1において、主帯電器6によって帯電された感光体5上には、

LEDプリントヘッド7によって静電潜像が形成され、現像器4により現像されて可視画像が形成される。この様なプロセスが、上記ブラック、イエロー、シアン、マゼンダの各色毎に行われる。給紙カセット12から送出された用紙14は、給紙ガイド13により案内されて、反時計方向に回転している搬送ベルト8の上面に吸着されて、各色の画像形成部3B、3Y、3C、3Mの真下を通過するときに、転写ローラ9によって各色の画像が用紙14に順次転写される。この様に、用紙14上でフルカラー画像を形成した4色のトナーは、用紙14が定着部17を通過する際に定着される。その後、用紙14は排紙ガイド15により、排紙部16に排出案内される。

【0016】

次に、図2を参照して、上述のカラープリンタ1に設けられているLEDプリントヘッド7について説明する。図2は、本発明の実施形態に係る画像形成装置におけるLEDアレイプリントヘッドの概略構成を示す模式図である。図2において、LEDプリントヘッド7は、配線を有する基板30上に一列に配置され、画像データに応じて点灯制御される複数のLEDから構成されるLEDアレイ31と、当該LEDアレイ31の上方に配されて正立等倍の像を結像するレンズアレイ32と、LEDアレイ31を構成する複数のLED素子を駆動する駆動回路33とから構成されている。ここで、上述の基板30とレンズアレイ32等は、図示しない保持部材により保持されている。又、LEDプリントヘッド7を駆動制御するLEDアレイ制御部34が外部に設けられている。

【0017】

図3は、LEDプリントヘッド7を画像形成装置に組み込んだ場合の模式図である。図3において、5はドラム形状を有する感光体であり、レンズアレイ32がLED発光素子の発光を受光して屈折透過させ、ドラム面上に結像する様子を波線で示している。

【0018】

以上に説明した様に、図1のカラープリンタ1に外部のPC（図示せず）等から送信されてくる画像信号に対応して各LED素子が駆動され、当該各LED素子による発光がレンズアレイ32を介して、感光体5の面上にドットとして結像

される。尚、本実施形態の画像形成装置は、感光体 5 上の露光エネルギー（又は、LED 素子発光エネルギー）が大きい画素ほど高濃度となるように形成されており、この露光エネルギー（又は、LED 素子発光エネルギー）は、LED 素子の発光強度（＝駆動電流）×発光時間（＝駆動電流供給時間）により表される。

【0019】

次に、図 4～図 7 を参照して、LED アレイ制御部の動作、及び LED プリントヘッドの駆動回路の動作について説明する。図 4 は本発明の実施形態に係る画像形成装置における LED アレイ制御部の構成を示すブロック図であり、図 5 は本発明の実施形態に係る画像形成装置における LED プリントヘッドの駆動回路の構成を示すブロック図であり、図 6 は、本発明の実施形態に係る画像形成装置における LED 素子特性データ配列部による特性データの配列過程を示すブロック図であり、図 7 は、本発明の実施形態に係る画像形成装置における LED 素子特性データ記憶部による特性データの記憶過程を示すブロック図である。

【0020】

LED アレイ制御部 34 は、LED プリントヘッド 7 を駆動制御するものであり、特性データ記憶部 35、駆動電流補正データ演算部 39、画像信号処理部 42、制御信号生成部 43、画像データ補正演算部 44 により構成されている。

【0021】

画像信号処理部 42 は、外部装置、例えば、フレームメモリやスキャナ等から LED アレイ制御部 34 に送られてきた画像信号 41 に対し、階調処理等の画像処理を適宜行い、画像信号 41 を画像データに変換する手段である。この画像データは、上記ブラック、イエロー、シアン、マゼンダの各色毎に分離された画素濃度を示すためのデータであり、LED 素子の駆動電流（発光強度）と発光時間（駆動電流供給時間）を示す m ビットデジタルデータである。画像信号処理部 42 により処理された画像データは、画像データ補正演算部 44 に出力される。

【0022】

特性データ記憶部 35 は、LED アレイ 31 を構成する複数の LED 素子の各々に関し、予め測定された複数の特性データを記憶するための手段であり、例えば、図 4 に示す様に、各 LED 素子に関する光量データを特性データとして記憶

する光量データ記憶部 36、各 LED 素子が発するビームに関するデータ、例えば、ビーム径やビーム面積に関するデータを特性データとして記憶するビームデータ記憶部 37、各 LED 素子に関する解像度を示すデータ、例えば、MTF (Modulation Transfer Function) データを特性データとして記憶する解像度データ記憶部 38 により構成されている。尚、この特性データ記憶部 35 は、例えば、ROM (リードオンリーメモリ) により構成されているが、個々の LED 素子の特性変化に対応させるために、書き換え可能な PROM (例えば、データの消去を紫外線で行う EPROM や、データの消去を電氣的に行う EEPROM) を用いる構成としても良い。

【0023】

当該特性データ記憶部 35 には、LED 素子特性データ配列部 45 が接続されている。この LED 素子特性データ配列部 45 は、前述の特性データ記憶部 35 に設けられた光量データ記憶部 36、ビームデータ記憶部 37、及び、解像度データ記憶部 38 に記憶された各特性データを読み出し、LED アレイ 31 を構成する複数の LED 素子における個々の LED 素子毎に、読み出した特性データを配列する手段である。

【0024】

即ち、図 6 に示す様に、LED 素子特性データ配列部 45 は、LED アレイ 31 を構成する総数 n 個の LED 素子の各々に関する光量データ (ドット 1、即ち、LED 素子の No. 1 の光量データ a_1 から順に、ドット n 、即ち、LED 素子の No. n の LED 素子の光量データ a_n までの総数 n 個の光量データ) を記憶する光量データ記憶部 36、LED アレイ 31 を構成する総数 n 個の LED 素子の各々に関するビームデータ (ドット 1 のビームデータ b_1 から順に、ドット n の LED 素子のビームデータ b_n までの総数 n 個のビームデータ) を記憶するビームデータ記憶部 37、LED アレイ 31 を構成する総数 n 個の LED 素子の各々に関する解像度データ (ドット 1 の解像度データ c_1 から順に、ドット n の解像度データ c_n までの総数 n 個の解像度データ) を記憶する解像度データ記憶部 38 から、これらの特性データを読み出し、次いで、LED アレイ 31 を構成する総数 n 個の LED 素子における個々の LED 素子毎に、読み出した特性データを

配列する。即ち、図 6 に示す様に、ドット 1 に関しては、当該ドット 1 に関する特性データである光量データ a_1 、ビームデータ b_1 、解像度データ c_1 を一纏めに配列し、ドット n に関しては、当該ドット n に関する特性データである光量データ a_n 、ビームデータ b_n 、解像度データ c_n を一纏めに配列する。

【0025】

次いで、図 7 に示す様に、LED 素子特性データ配列部 45 により個々の LED 素子毎に配列されたドット 1 からドット n までの各 LED 素子の特性データは、当該 LED 素子特性データ配列部 45 に接続されている LED 素子特性データ記憶部 46 により読み出され、当該 LED 素子特性データ記憶部 46 により記憶される。

【0026】

LED 素子特性データ記憶部 46 には、駆動電流補正データ演算部 39 が接続されている。この駆動電流補正データ演算部 39 は、図 4、図 6 に示す様に、LED 素子特性データ記憶部 46 に記憶されている、前記 LED 素子特性データ配列部 45 により個々の LED 素子毎に配列された特性データを読み出し、所定の演算式に従って、LED アレイ 31 を構成する複数の LED 素子の各々に対する駆動電流補正データ P を前述の個々の LED 素子毎に配列された特性データに基づいて算出するためのものである。駆動電流補正データ演算部 39 により算出された駆動電流補正データ P は、画像データ補正演算部 44 に出力される。

【0027】

この駆動電流補正データ P は、後述のごとく、LED アレイ 31 を構成する個々の LED 素子の駆動電流を変化させることにより、個々の LED 素子の露光強度を変化させる際に使用されるデータであり、例えば、ドット 1 の駆動電流を補正する場合には、駆動電流補正データ P_1 が用いられ、ドット n の駆動電流を補正する場合には、駆動電流補正データ P_n が使用される。

【0028】

画像データ補正演算部 44 は、駆動電流補正データ演算部 39 により出力された駆動電流補正データ P を用いて、画像信号処理部 42 により出力された画像データの補正を行うものである。即ち、画像データ補正演算部 44 は、駆動電流補

正データ演算部 39 により出力された駆動電流補正データ P に従い、画像信号処理部 42 により出力された画像データのうち、LED アレイ 31 を構成する個々の LED 素子に関する駆動電流を示す m ビットデジタルデータの補正を行う。当該補正が行われた画像データは、図 4 に示す様に、LED プリントヘッド 7 へと出力される。

【0029】

LED プリントヘッド 7 の駆動回路 33 は、図 5 に示す様に、クロック信号 CLK をカウントする CLK カウンタ 50 と、ストロブクロック信号 SCLK をカウントする SCLK カウンタ 51 と、画素濃度を示す補正後の画像データを一時的に格納する格納部 52 と、出力時間制御信号 STROBE のロジックに応じて開閉するゲート部 53 と、LED アレイ 31 の駆動電流を生成する定電流生成部 54 とを有している。

【0030】

上記構成から成る LED プリントヘッド 7 の駆動回路 33 は、制御信号生成部 43 から入力される水平同期信号 HSYNC の立ち下がりにより初期化され、同じく制御信号生成部 43 から入力されるクロック信号 CLK と、クロック信号 CLK に同期して入力される補正後の画像データの受け取りを開始する。

【0031】

格納部 52 は、シフトレジスタとラッチ回路を有しており、入力される補正後の画像データを変換するために、LED アレイ 31 の発光に必要なデータの一時的な格納を行う。ここで、LED プリントヘッドを構成する各 LED 素子の駆動方法には、一度に全 LED 素子の点消灯制御を行うスタティック駆動方式と、LED を複数ブロックに分けてブロック毎に点消灯制御を行うダイナミック駆動方式とがあるが、スタティック駆動方式を採用する場合は全 LED 素子分、ダイナミック駆動方式を採用する場合は 1 ブロック分のデータの一時的な格納を行う。

【0032】

CLK カウンタ 50 は、クロック信号 CLK のカウント数に基づいて、格納部 52 における画像データの一時格納が完了したか否かを判断し、完了したと判断した時点で発光準備が整ったことを示す発光タイミング制御信号 STREQ を制

御信号生成部 43 に出力する。

【0033】

発光タイミング制御信号 S T R E Q を受け取った制御信号生成部 43 によって、出力時間制御信号 S T R O B E がアクティブレベル（ローレベル）とされ、ストロブクロック信号 S C L K が入力され始めると S C L K カウンタ 51 はストロブクロック信号 S C L K のカウントを開始し、ゲート部 53 が開放される。従って、L E D アレイ 31 を構成する各 L E D 素子には、格納部 52 に格納された駆動電流補正データ P に基づく駆動電流が、格納部 52 に格納された画像データに基づく発光時間だけ流され、感光体ドラム 5 の露光が行われる。

【0034】

図 8 は、L E D 素子の点灯制御の手順を示すフローチャートである。この制御手順では、まず、総ライン数 N のうち、1 ライン目を対象とさせるために $n = 1$ に設定する（ステップ S 1）。次に、特性データ記憶部 35 から各 L E D 素子の特性データを読み出し（ステップ S 2）、L E D 素子特性データ配列部 45 において、L E D 素子毎に特性データの配列を行う（ステップ S 3）。次に、L E D 素子特性データ記憶部 46 にて、配列された特性データを読み出し、当該読み出された配列後の特性データを記憶する（ステップ S 4）。次に、駆動電流補正データ演算部 39 において、L E D 素子特性データ記憶部 46 において記憶された配列後の特性データを読み出し（ステップ S 5）、各 L E D 素子に対する駆動電流補正データ P の演算を行う（ステップ S 6）。次に、算出された駆動電流補正データ P を画像データ補正演算部 44 に出力し（ステップ S 7）、画像データ補正演算部 44 において画像データの補正を行う（ステップ S 8）。次に、補正された画像データを L E D プリントヘッド 7 に出力し（ステップ S 9）、各 L E D 素子を補正された画像データに従って点灯する（ステップ S 10）。更に、次のライン n を対象とさせるために、n を +1 だけインクリメントし（ステップ S 11）、当該 n が、印字する総ライン数 N を越えていないかをチェックし（ステップ S 12）、越えていなければ、ライン n について上記処理を同様に繰り返す（ステップ S 2 ~ S 12）。

【0035】

尚、上述の実施形態では、駆動電流補正データ P が駆動電流補正データ演算部 39 により算出された後、直接、画像データ補正演算部 44 に出力される構成としたが、図 9 に示す様に、駆動電流補正データ演算部 39 において算出された駆動電流補正データ P を記憶する駆動電流補正データ記憶部 40 を別途設け、当該駆動電流補正データ記憶部 40 を駆動電流補正データ演算部 39、及び画像データ補正演算部 44 に接続する構成としても良い。

【0036】

この場合、駆動電流補正データ記憶部 40 は、駆動電流補正データ演算部 39 から駆動電流補正データ P を読み出すとともに、当該駆動電流補正データ P を記憶し、画像データ補正演算部 44 へ当該駆動電流補正データ P を出力する。尚、個々の LED 素子の特性変化に基づく駆動電流補正データ P の変更に対応させるために、この駆動電流補正データ記憶部 40 には、例えば、書き換え可能な PROM（例えば、データの消去を紫外線で行う EPROM や、データの消去を電気的に行う EEPROM）等が用いられる。

【0037】

この様な構成にすることにより、駆動電流補正データ P の演算に長時間かかる場合であっても、予め演算した駆動電流補正データ P が駆動電流補正データ記憶部 40 に記憶されているため、画像データ補正演算部 44 において速やかに駆動電流補正データ P を読み出すことができ、その結果、画像データ補正演算部 44 による画像データの補正をより高速に行うことが可能になる。

【0038】

又、この場合の LED 素子の点灯制御の手順は、図 10 に示したフローチャートに従って行われる。即ち、まず、総ライン数 N のうち、1 ライン目を対象とさせるために $n = 1$ に設定する（ステップ S100）。次に、特性データ記憶部 35 から各 LED 素子の特性データを読み出し（ステップ S101）、LED 素子特性データ配列部 45 において、LED 素子毎に特性データの配列を行う（ステップ S102）。次に、LED 素子特性データ記憶部 46 にて、配列された特性データを読み出し、当該読み出された配列後の特性データを記憶する（ステップ S103）。次に、駆動電流補正データ演算部 39 において、LED 素子特性デ

ータ記憶部 46 において記憶された配列後の特性データを読み出し（ステップ S104）、駆動電流補正データ演算部 39 において、各 LED 素子に対する駆動電流補正データ P の演算を行う（ステップ S105）。次に、算出された駆動電流補正データ P を駆動電流補正データ記憶部 40 にて記憶する（ステップ 106）。更に、次のライン n を対象とさせるために、n を +1 だけインクリメントし（ステップ S107）、当該 n が、印字する総ライン数 N を越えていないかをチェックし（ステップ S108）、越えていなければ、ライン n について上記処理を同様に繰り返し、全てのラインに対して、駆動電流補正データ記憶部 40 にて駆動電流補正データ P の記憶を行う（ステップ S101～S108）。

【0039】

次に、総ライン数 N のうち、1 ライン目を対象とさせるために、再び $n = 1$ に設定する（ステップ S109）。次に、駆動電流補正データ記憶部 40 にて記憶された駆動電流補正データ P を画像データ補正演算部 44 へ出力し（ステップ S110）、画像データ補正演算部 44 において画像データの補正を行う（ステップ S111）。次に、補正された画像データを LED プリントヘッド 7 に出力し（ステップ 112）、各 LED 素子を補正された画像データに従って点灯する（ステップ S113）。更に、次のライン n を対象とさせるために、n を +1 だけインクリメントし（ステップ S114）、当該 n が、印字する総ライン数 N を越えていないかをチェックし（ステップ S115）、越えていなければ、ライン n について上記処理を同様に繰り返す（ステップ S110～S115）。

【0040】

図 11 は、LED 素子の露光強度と現像閾値のビーム径の関係を示したものである。ここで、図 11（a）は、画像データを補正する前の LED 素子の露光強度と現像閾値のビーム径の関係を示したものであり、図 11（b）は、画像データを補正した後の LED 素子の露光強度と現像閾値のビーム径の関係を示したものである。図 11（a）に示す様に、LED 素子 a と LED 素子 b において、高濃度部、低濃度部のいずれの場合も、発光光量（図中のピーク面積）は同程度であるが、ビーム径（このビーム径は、一般的にピーク光量の 13.5% の範囲で規定されるものである）が異なっている。即ち、高濃度部、低濃度部のいずれの

場合も、発光素子 b のビーム径は、発光素子 a のビーム径よりも大きくなっている ($D_b > D_a$ 、 $d_b > d_a$)。

【0041】

しかしながら、図 11 (a) に示す様に、高濃度部においては、LED 素子 b の現像閾値におけるドット径 S_b が、LED 素子 a のドット径 S_a よりも大きくなっているが、低濃度部においては、高濃度部の場合とは逆に、LED 素子 a の現像閾値におけるドット径 S_a が、LED 素子 b のドット径 S_b よりも大きくなっている。つまり、LED 素子 a と LED 素子 b の現像閾値におけるドット径の大小関係は、上記ビーム径の大小関係には依存せず、LED 素子の表示濃度に依存する。従って、この状態下では、高濃度部においては、現像閾値におけるドット径の大きい LED 素子 b の方が、低濃度部においては、現像閾値におけるドット径の大きい LED 素子 a の方が、潜像ドットが大きくなってしまい、画像上では濃く表現されてしまう。

【0042】

そこで、LED 素子 a と LED 素子 b の各表示濃度部におけるビーム径を特性データとして予め記憶しておき、当該ビーム径に関する特性データを用いて駆動電流の補正データを作成し、各表示濃度部における LED 素子 a と LED 素子 b の表示濃度の濃淡差の解消を行う。

【0043】

即ち、図 11 (b) に示す様に、高濃度部においては、ビーム径の大きい (ドット径の大きい) LED 素子 b の駆動電流を小さくし、ビーム径の小さい (ドット径の小さい) LED 素子 a の駆動電流を大きくするように、駆動電流補正データをビーム径に関する特性データを用いて作成し、低濃度部においては、ビーム径の大きい (ドット径の小さい) LED 素子 b の駆動電流を大きくし、ビーム径の小さい (ドット径の大きい) LED 素子 a の駆動電流を小さくするように、駆動電流補正データをビーム径に関する特性データを用いて作成することにより、各表示濃度部にの現像閾値における LED 素子 a と LED 素子 b のドット径が同じになるため、各表示濃度部において、LED 素子 a と LED 素子 b の表示濃度の濃淡差を解消することができることになる。

【 0 0 4 4 】

尚、図 1 1 においては、L E D 素子の特性データとしてビーム径を用いて駆動電流補正データを作成する場合を示したが、上述のごとく、各 L E D 素子についての光量データやビーム面積に関するデータ、及び M T F データ等の解像度を示すデータを個々に、又は複数組み合わせたデータを特性データとして用いて、駆動電流補正データを作成することもできる。

【 0 0 4 5 】

以上より、本実施形態においては、L E D アレイ 3 1 を構成する個々の L E D 素子に関し、予め測定された複数の特性データを記憶するための特性データ記憶部 3 5 を設けるとともに、特性データ記憶部 3 5 に設けられた特性データを読み出し、L E D アレイ 3 1 を構成する個々の L E D 素子に関する駆動電流補正データ P を算出する駆動電流補正データ演算部 3 9 を設け、駆動電流補正データ P に基づく駆動電流が L E D アレイ 3 1 を構成する各 L E D 素子に流れる構成としているため、各 L E D 素子間の表示濃度の濃淡差を精度良く解消することができ、画像の濃度ムラを抑えることができる。その結果、画像上の縦スジの発生を効率よく低減させることができる。

【 0 0 4 6 】

又、本実施形態においては、特性データ記憶部 3 5 に設けられた光量データ記憶部 3 6 、ビームデータ記憶部 3 7 、及び、解像度データ記憶部 3 8 に記憶された各特性データを読み出し、これらの特性データを、L E D アレイ 3 1 を構成する各 L E D 素子毎の特性データに配列する L E D 素子特性データ配列部 4 5 を設ける構成としているため、駆動電流補正データ演算部 3 9 において、各 L E D 素子に対する駆動電流補正データ P を効率よく演算することができ、画像データ補正演算部 4 4 による画像データの補正を高速に行うことができる。

【 0 0 4 7 】

又、本実施形態においては、L E D 素子特性データ配列部 4 5 に配列された特性データを、L E D 素子特性データ記憶部 4 6 により記憶する構成としているため、駆動電流補正データ演算部 3 9 において、予め L E D 素子毎に配列され、記憶された特性データを迅速に読み出すことができる。従って、駆動電流補正デー

タ演算部 39 において、各 LED 素子に対する駆動電流補正データ P を更に効率よく演算することができ、画像データ補正演算部 44 による画像データの補正をより高速に行うことが可能になる。

【0048】

又、本実施形態においては、特性データ記憶部 35 に書き換え可能な PROM を使用できる構成としているため、個々の LED 素子の特性に変化が生じた場合であっても、各 LED 素子の特性データの書き換えをスムーズに行うことができる。従って、駆動電流補正データ P を演算する際に、各 LED 素子に対する駆動電流補正データの演算を精度良く行うことが可能になるため、結果として、画像データの補正を高精度で行うことが可能になる。

【0049】

尚、本発明は、上記実施形態に限定されるものではなく、本発明の趣旨に基づいて各部の構造等を適宜変更することが可能であり、それらを本発明の範囲から除外するものではない。

【0050】

例えば、上記実施形態においては、駆動電流補正データ P を演算する駆動電流補正データ演算部 39、及び、当該駆動電流補正データ演算部 39 により演算された駆動電流補正データ P を記憶する駆動電流補正データ記憶部 40 を設ける構成としたが、上述の実施例の変形例として、図 12、図 13 に示す様に、駆動電流補正データ演算部 39 の代わりに発光時間補正データ演算部 139 を、駆動電流補正データ記憶部 40 の代わりに発光時間補正データ記憶部 140 を設ける構成としても良い。

【0051】

この発光時間補正データ演算部 139 は、図 12 に示す様に、LED 素子特性データ記憶部 46 に記憶されている、前記 LED 素子特性データ配列部 45 により個々の LED 素子毎に配列された特性データを読み出し、所定の演算式に従って、LED アレイ 31 を構成する複数の LED 素子の各々に対する発光時間補正データ T を前述の個々の LED 素子毎に配列された特性データに基づいて算出するためのものである。又、発光時間補正データ記憶部 140 は、発光時間補正デ

ータ演算部 139 から発光時間補正データ T を読み出すとともに、当該発光時間補正データ T を記憶し、画像データ補正演算部 44 へ当該発光時間補正データ T を出力するための手段である。この場合、画像データ補正演算部 44 は、発光時間補正データ演算部 139、又は、発光時間補正データ記憶部 140 により出力された発光時間補正データ T に従い、画像信号処理部 42 により出力された画像データのうち、LED アレイ 31 を構成する個々の LED 素子に関する発光時間を示す m ビットデジタルデータの補正を行う。当該補正が行われた画像データは、図 12、図 13 に示す様に、LED プリントヘッド 7 へと出力され、LED アレイ 31 を構成する各 LED 素子には、図 5 に示す格納部 52 に格納された画像データに基づく駆動電流が、特性データを用いて作成された発光時間補正データ T に基づく発光時間だけ流され、感光体ドラム 5 の露光が行われる。

【0052】

従って、上述の実施形態と同様に、各 LED 素子間の表示濃度の濃淡差を精度良く解消することができ、画像の濃度ムラを抑えることができる。その結果、画像上の縦スジの発生を効率よく低減させることができる。又、発光時間補正データ演算部 139 において、各 LED 素子に対する発光時間補正データ T を効率よく演算することができ、画像データ補正演算部 44 による画像データの補正をより高速に行うことが可能になる。尚、その他の各部の機能は前述の実施形態と同様なので、ここでは説明を省略する。

【0053】

又、上記実施形態では、感光体をドラム形状としたが、当該ドラム形状に限らず、例えば、ベルト状の感光体を用いても良い。

【0054】

又、上記実施形態では、ブラック、イエロー、シアン、マゼンダのトナー像によりカラー画像を得る構成としたが、本発明は、その他の互いに異なる色のトナーを 2 色以上用いるカラー画像形成装置にも適用することができる。

【0055】

【発明の効果】

以上、説明した様に、本発明に係る画像形成装置においては、各 LED 素子の

特性データを用いて作成された駆動電流補正データ P に基づく駆動電流が各 LED 素子に流れる構成としているため、画像の濃度ムラを抑えて画質を向上させることができる。

【0056】

又、本発明においては、予め LED 素子毎に配列された特性データを用いて、各 LED 素子に対する駆動電流補正データ P を効率よく演算することができるため、画像データの補正をより高速に行うことが可能になる。

【図面の簡単な説明】

【図 1】は、本発明の実施形態に係る画像形成装置の全体構成を示す概略図である。

【図 2】は、本発明の実施形態に係る画像形成装置における LED アレイ露光装置の概略構成を示す模式図である。

【図 3】は、LED アレイ露光装置を画像形成装置に組み込んだ場合の模式図である。

【図 4】は、本発明の実施形態に係る画像形成装置における LED アレイ制御部の構成を示すブロック図である。

【図 5】は、本発明の実施形態に係る画像形成装置における LED プリントヘッドの駆動回路の構成を示すブロック図である。

【図 6】は、本発明の実施形態に係る画像形成装置における LED 素子特性データ配列部による特性データの配列過程を示すブロック図である。

【図 7】は、本発明の実施形態に係る画像形成装置における LED 素子特性データ記憶部による特性データの記憶過程を示すブロック図である。

【図 8】は、本発明の実施形態に係る画像形成装置における LED 素子の点灯制御の手順を示すフローチャートである。

【図 9】は、本発明の他の実施形態に係る画像形成装置における LED アレイ制御部の構成を示すブロック図である。

【図 10】は、本発明の他の実施形態に係る画像形成装置における LED 素子の点灯制御の手順を示すフローチャートである。

【図 11】は、本発明の実施形態に係る画像処理装置における LED 素子の露

光強度と現像閾値のビーム径の関係を示した図である。

【図 1 2】は、本発明の実施形態に係る画像形成装置における L E D アレイ制御部の変形例の構成を示すブロック図である。

【図 1 3】は、本発明の実施形態に係る画像形成装置における L E D アレイ制御部の変形例の構成を示すブロック図である。

【図 1 4】は、従来の画像処理装置における L E D 素子の濃淡と現像閾値のビーム径の関係を示した図である。

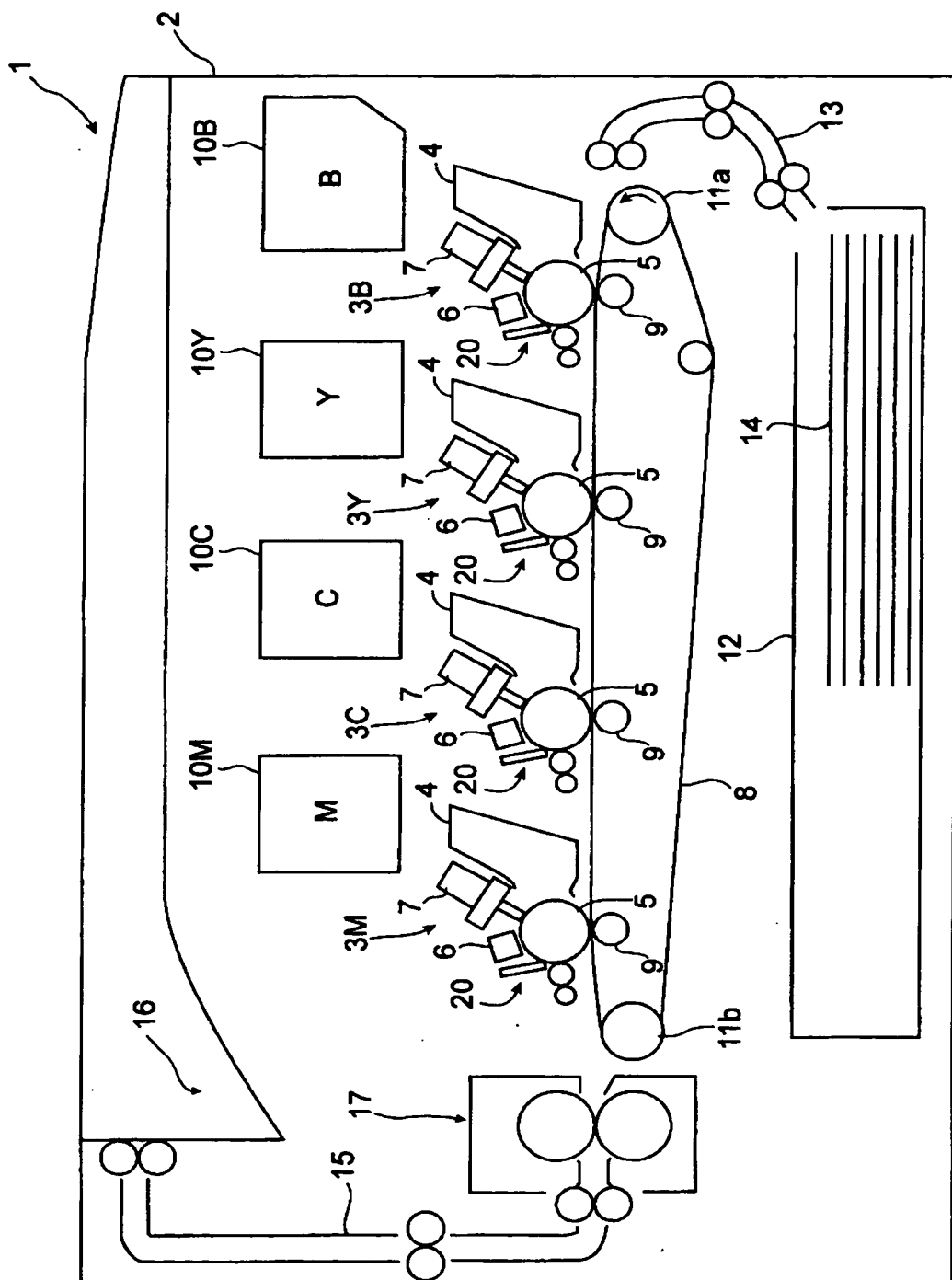
【符号の説明】

- 1 カラープリンタ
- 2 筐体
- 3 B、3 C、3 M、3 Y 画像形成部
- 4 現像器
- 5 感光体
- 6 主帯電器
- 7 L E D プリントヘッド
- 8 搬送ベルト
- 9 転写ローラ
- 1 0 B、1 0 C、1 0 M、1 0 Y トナーホッパー
- 1 1 a、1 1 b 搬送ベルト駆動ローラ、
- 1 2 給紙カセット
- 1 4 用紙
- 1 5 排紙ガイド
- 1 6 排紙部
- 1 7 定着部
- 2 0 クリーニング部
- 3 0 基板
- 3 1 L E D アレイ
- 3 2 レンズアレイ
- 3 3 駆動回路

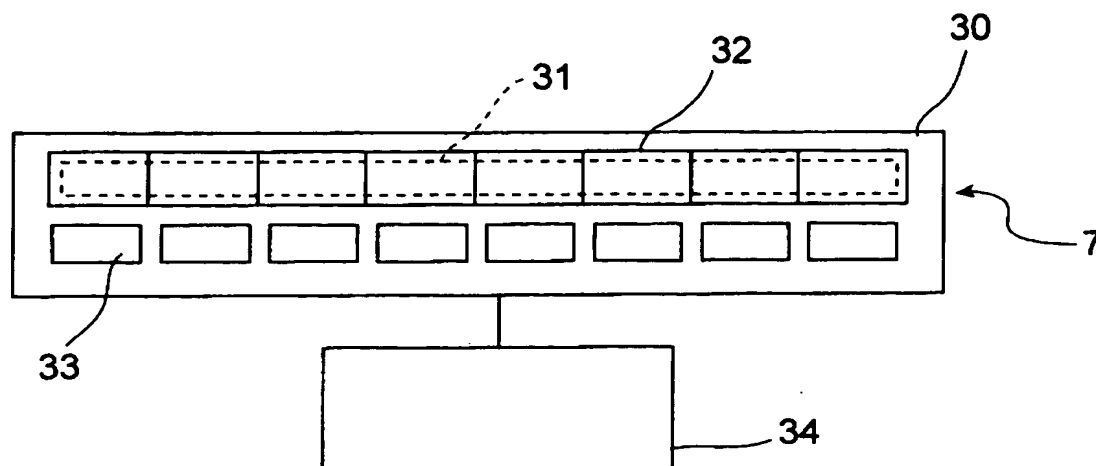
- 3 4 L E D アレイ制御部
- 3 5 特性データ記憶部
- 3 9 駆動電流補正データ演算部
- 4 0 駆動電流補正データ記憶部
- 4 1 画像信号
- 4 2 画像信号処理部
- 4 3 制御信号生成部
- 4 4 画像データ補正演算部
- 4 5 L E D 素子特性データ配列部
- 4 6 L E D 素子特性データ記憶部
- 5 0 C L K カウンタ
- 5 1 S C L K カウンタ
- 5 2 格納部
- 5 3 ゲート部
- 5 4 定電流生成部
- 1 3 9 発光時間補正データ演算部
- 1 4 0 発光時間補正データ記憶部

【書類名】 図面

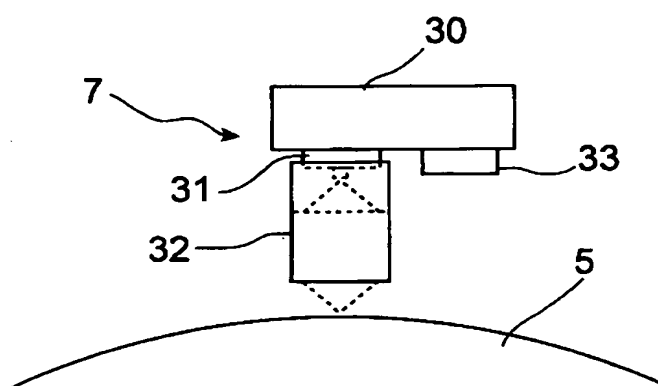
【図 1】



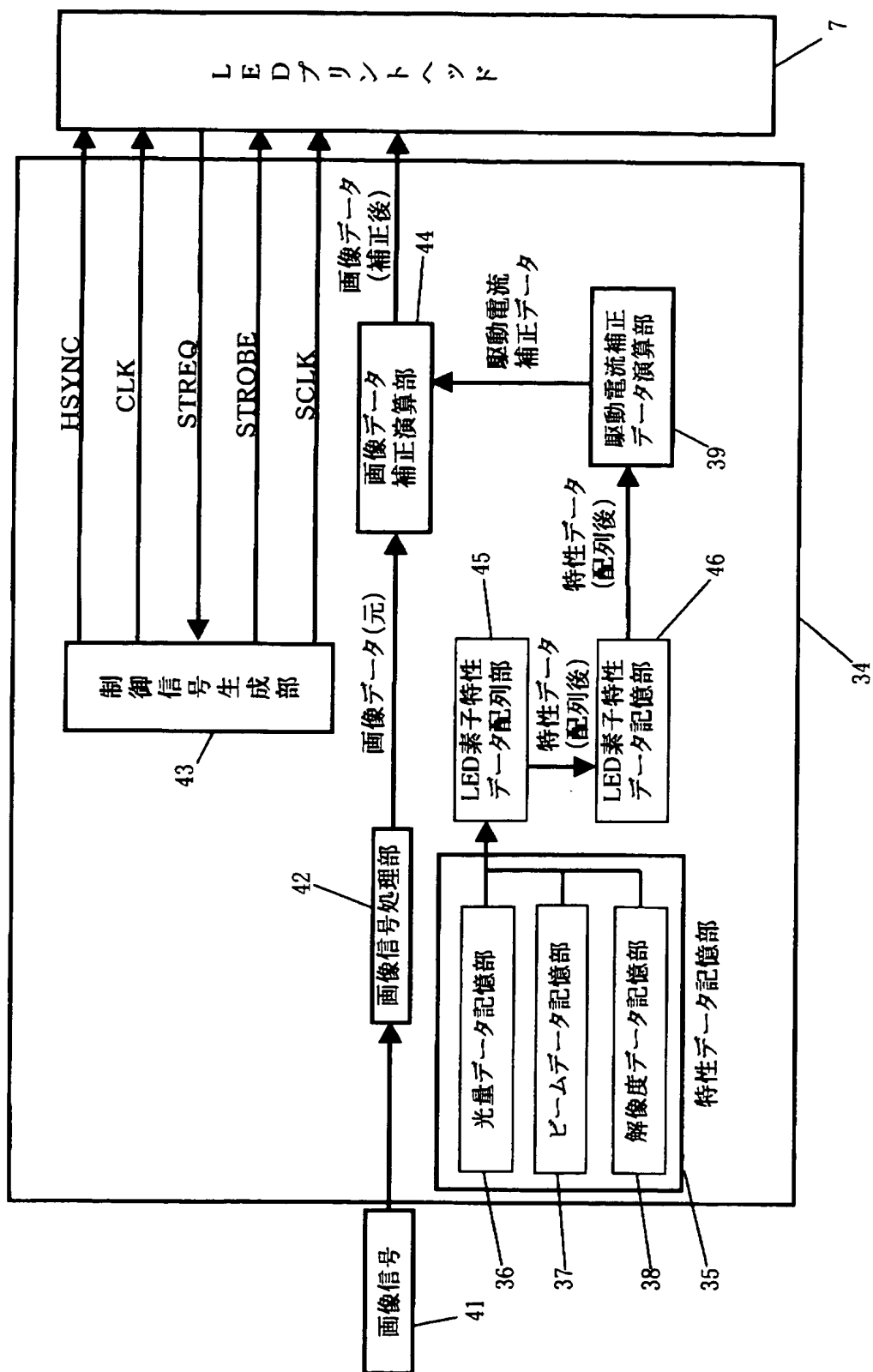
【図 2】



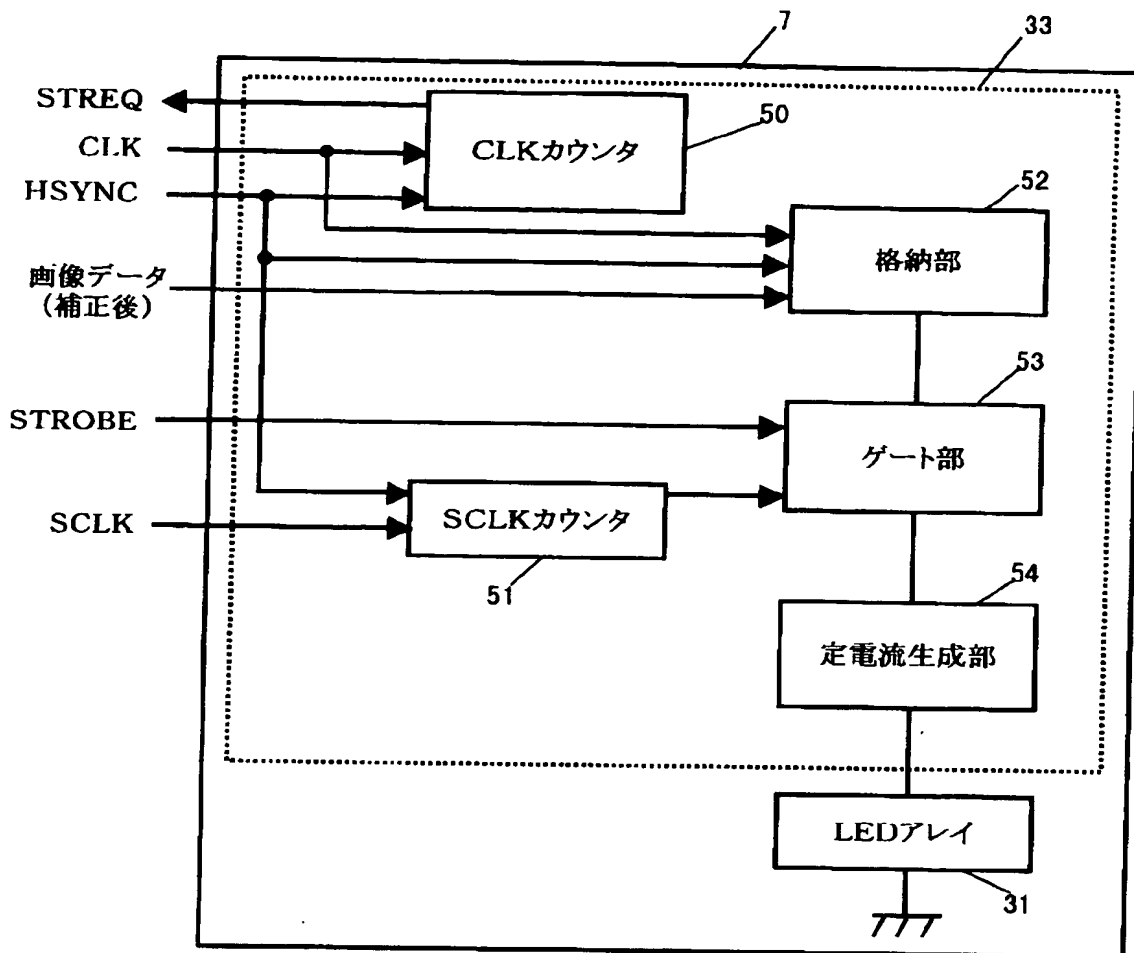
【図 3】



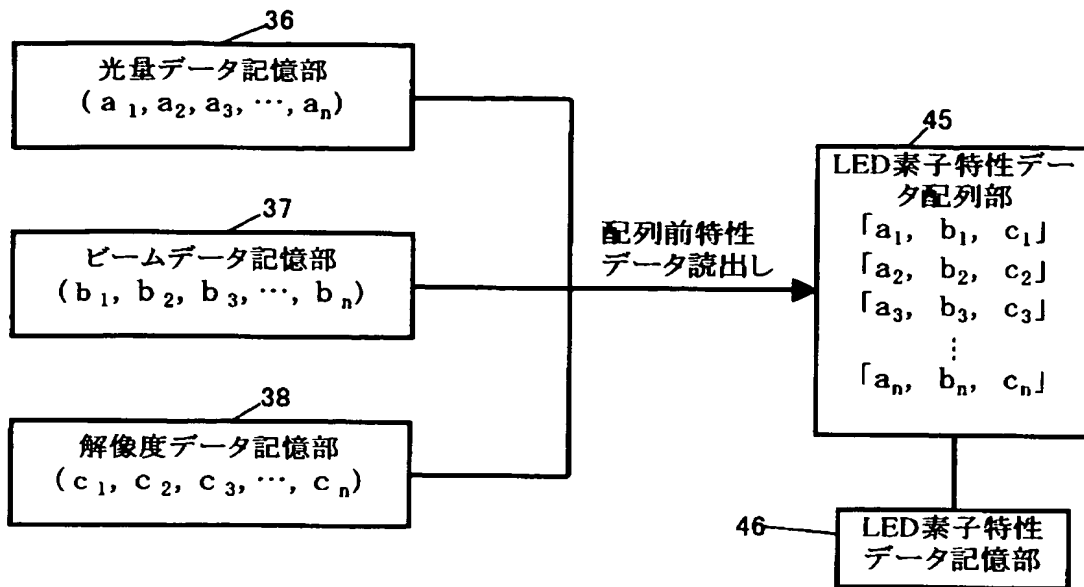
【図4】



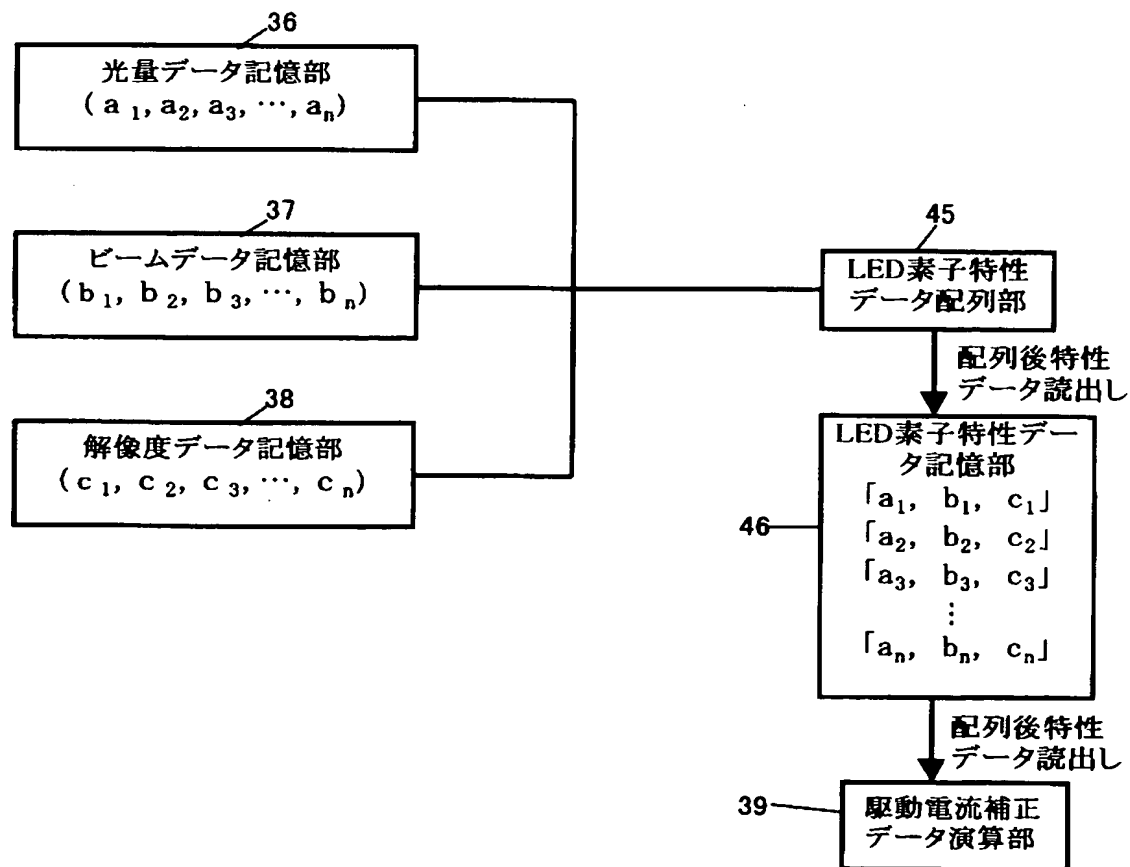
【図 5】



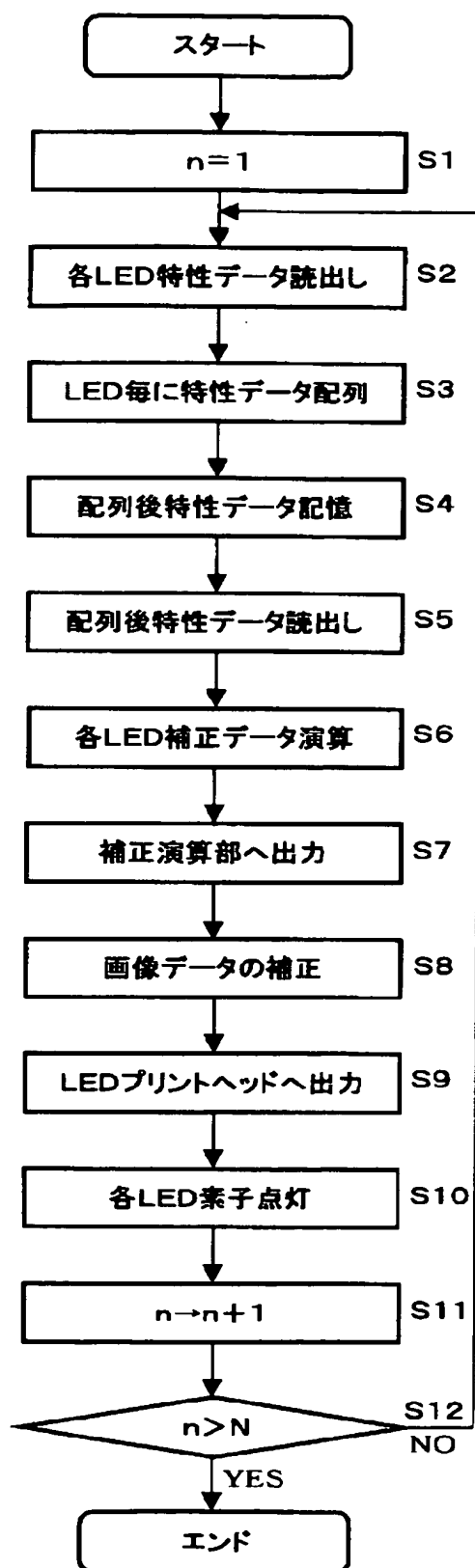
【図 6】



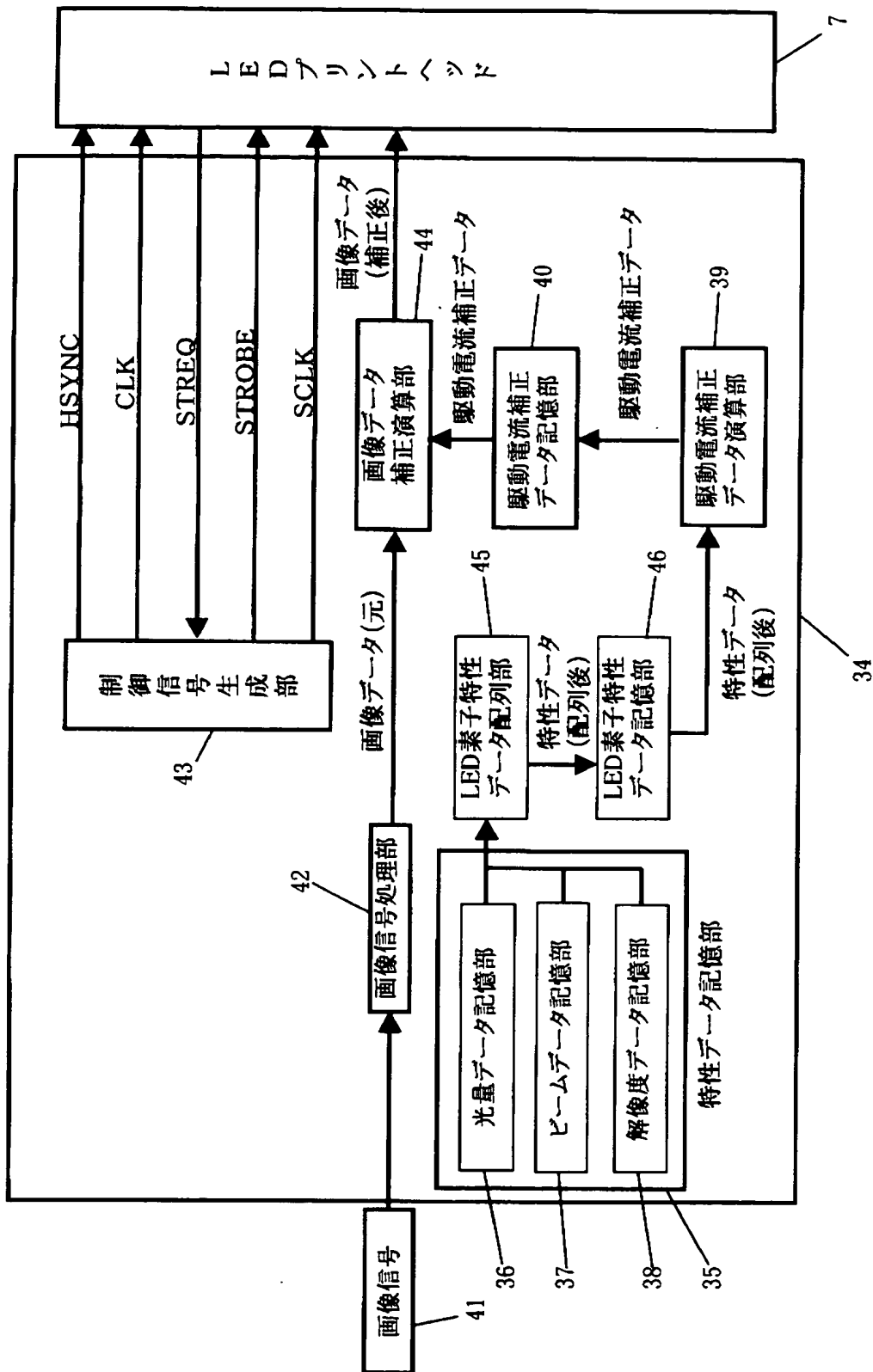
【図 7】



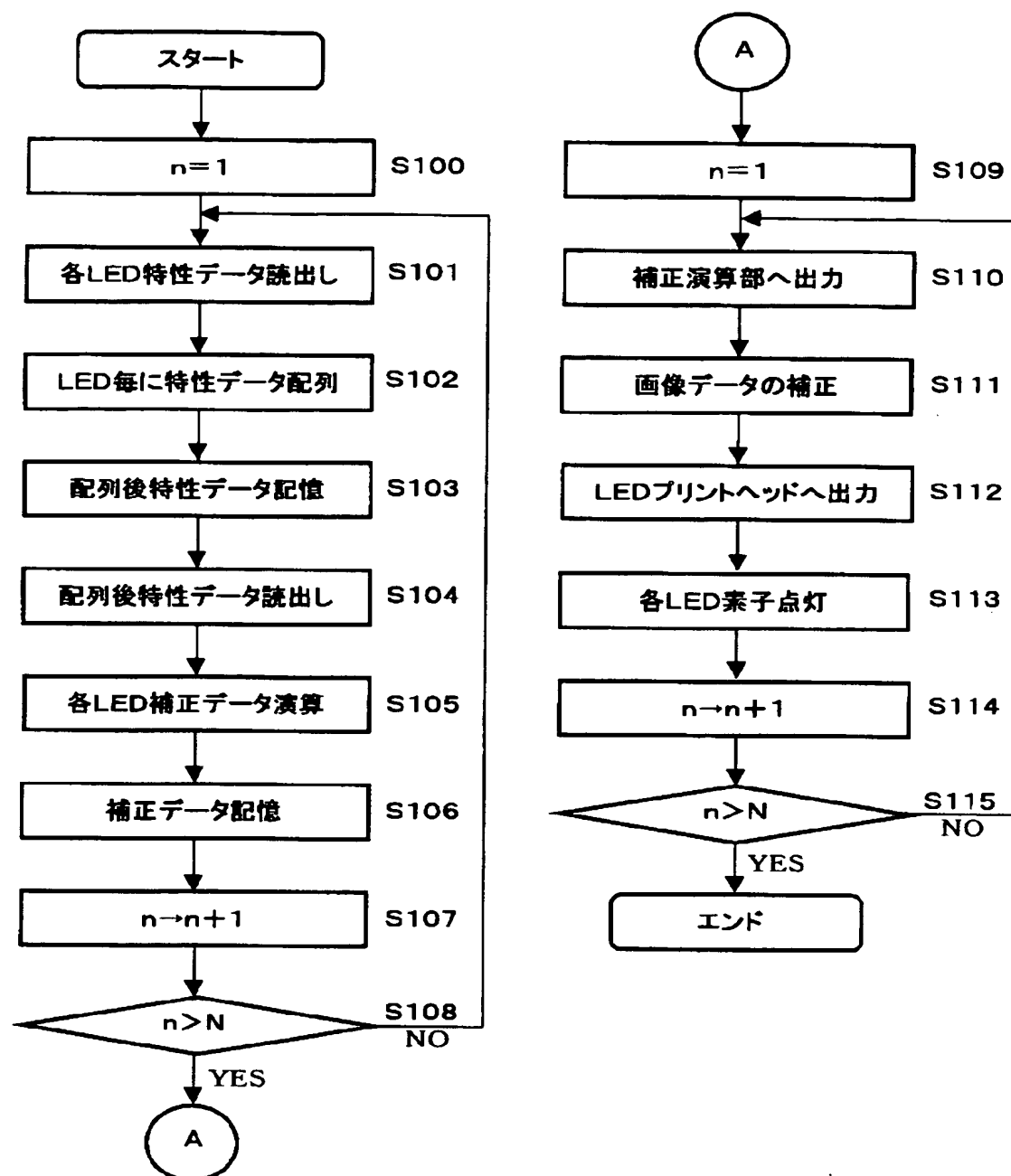
【図 8】



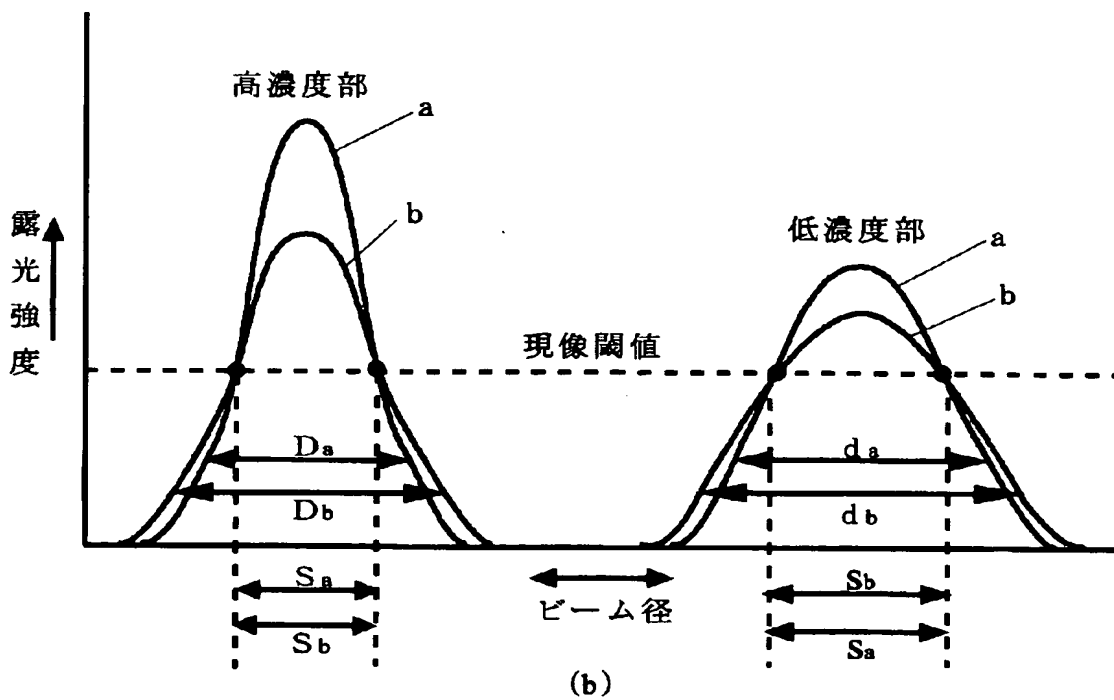
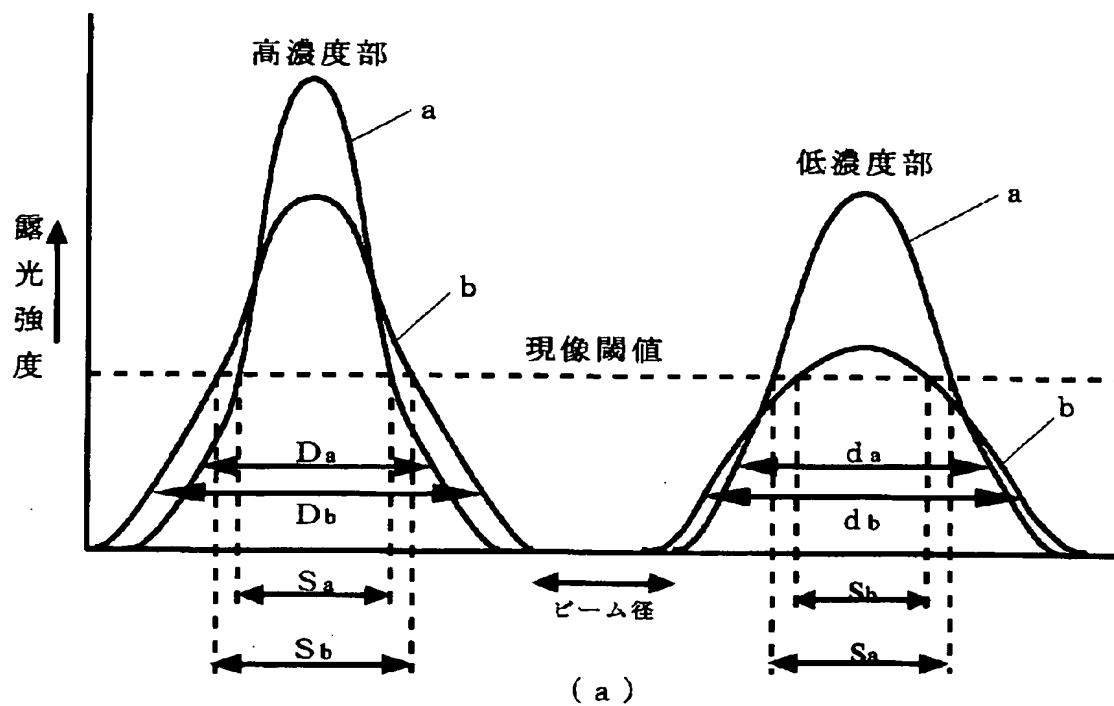
【図9】



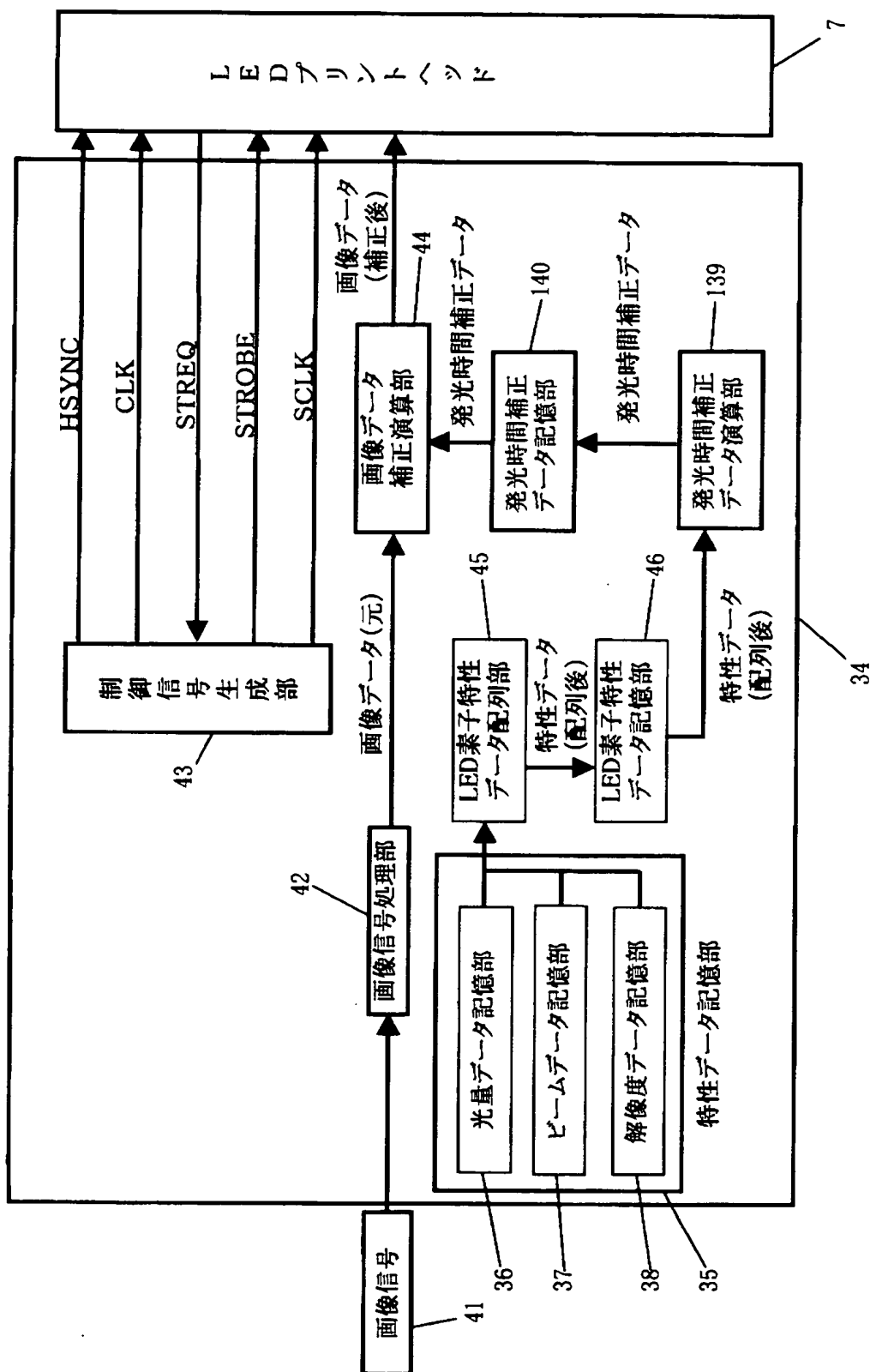
【図10】



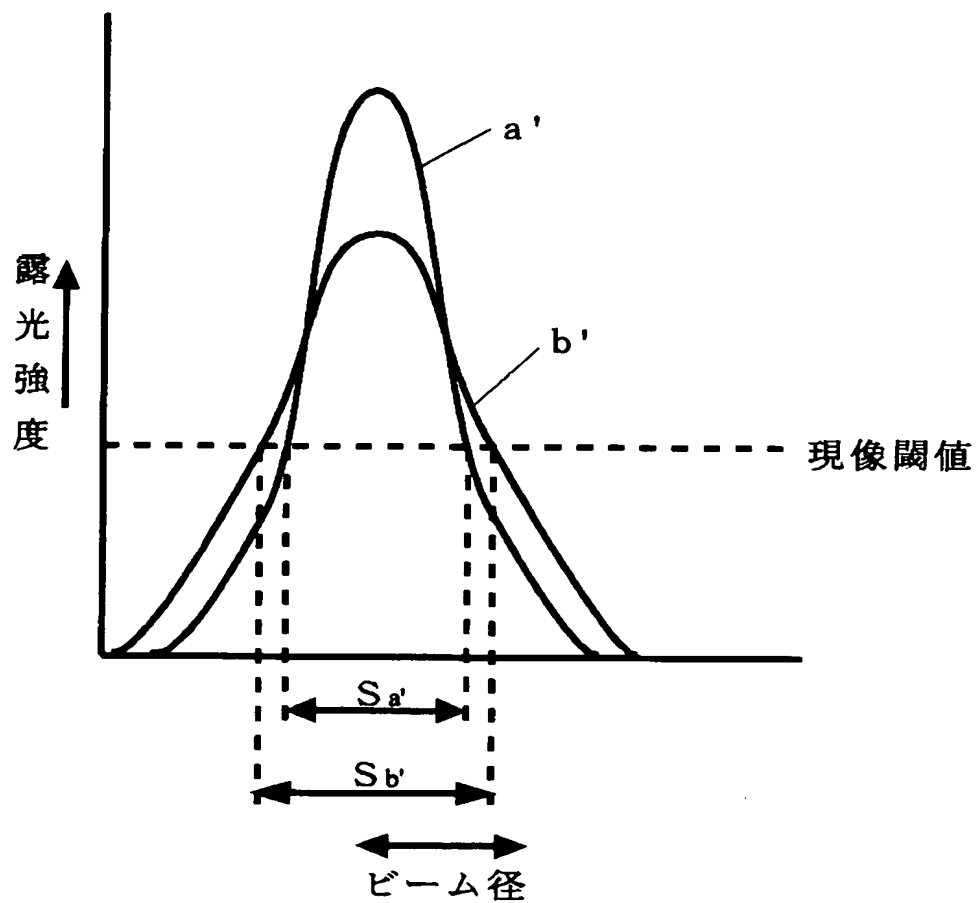
【図 11】



【図13】



【図 14】



【書類名】 要約書

【要約】

【課題】 本発明は、画像の濃度ムラを抑えて画質を向上させることができる画像形成装置を提供することを目的とする。

【解決手段】

LEDプリントヘッド7をを駆動制御するLEDアレイ制御部34は、特性データ記憶部35、駆動電流補正データ演算部39、画像信号処理部42、制御信号生成部43、画像データ補正演算部44、LED素子特性データ配列部45、LED素子特性データ記憶部46により構成されている。特性データ記憶部35は、LEDアレイ31を構成する個々のLED素子に関し、予め測定された複数の特性データを記憶する。LED素子特性データ配列部45は、前述の特性データ記憶部35に記憶された各特性データを読み出し、これらの特性データを、LEDアレイ31を構成する各LED素子毎に配列し、LED素子特性データ記憶部46は、各LED素子毎に配列された特性データを記憶する。

【選択図】 図4

特願 2 0 0 2 - 3 6 0 7 4 8

出 願 人 履 歴 情 報

識別番号 [0 0 0 0 0 6 1 5 0]

1. 変更年月日	2 0 0 0 年 1 月 3 1 日
[変更理由]	名称変更
住 所	大阪府大阪市中央区玉造 1 丁目 2 番 2 8 号
氏 名	京セラミタ株式会社